

CARL ERIC CODÈRE
865 Avenue d'Isère
Saint-Lambert, Québec, Canada
J4S 1Z6
Courrier électronique : cecodere@yahoo.ca
Téléphone: (514) 965-2177 (Canada)

QUALIFICATIONS

- Bilingue (français, anglais) comprenant deux années d'études à temps plein en anglais pour l'obtention du diplôme d'études collégiales
- Connaissance des microprocesseurs et micro-contrôleurs et expérience particulière avec les produits Motorola et Intel
- Connaissance et expérience des principaux systèmes d'exploitation (DOS, UNIX, Windows) ainsi que de leur fonctionnement interne et de leur architecture. Ceci inclut les systèmes d'exploitation temps-réel, tels que VxWorks, QNX et eCos.
- Connaissance approfondie du fonctionnement des micro-ordinateurs et de leurs périphériques
- Connaissance et expérience de la programmation en langage C, Pascal (Delphi), Assembleur, C++, HTML, Java et SQL
- Connaissance et expérience dans la conception et la mise à l'essai de logiciels et composantes électroniques .
- Connaissance de base de normes internationales tels que POSIX, Critère commun, ISO 7816, BACNet, IEEE 1394, Dublincore.

ÉTUDES

- 1994 - 1998* Université de Sherbrooke, Sherbrooke (Québec)
Baccalauréat en génie électrique, programme coopératif
- 1992 - 1994* Champlain Regional College, Saint-Lambert (Québec)
D.E.C en sciences pures
- 1987 - 1992* Collège de Montréal, Montréal (Québec)
Diplôme d'études secondaires en sciences

EXPÉRIENCE DE TRAVAIL

Gemplus Inc., Gemalto Inc., Ile-des-Soeurs (Québec) 2005 -
Développement de logiciels embarqués pour des cartes à puces SIM pour les mobiles GSM et CDMA

Thevco Inc., St-Hubert (Québec) 2004 - 2005

Développement et architecture d'une nouvelle génération de systèmes d'alarmes agricoles. Ces systèmes possèdent les mêmes caractéristiques que les systèmes d'alarmes anti-vol, en plus d'avoir des détecteurs pour les conditions environnementales. Responsabilité globale de la création du logiciel embarqué utilisant un système d'exploitation temps-réel (eCos) utilisant les outils GNU sous Eclipse.

Gemplus Inc., Ile-des-Soeurs (Québec), **Gemplus Inc.**, Gémenos, France 2000 - 2003
Développement de systèmes d'exploitation pour cartes à puces (Java Card et Windows for Smart Card), plus particulièrement implantation de la machine virtuelle Java et du système de gestion de la mémoire sur la nouvelle génération des cartes à puces (32-bits). Architecture et programmation du gestionnaire de sécurité et de mémoire dans la Gempresso Lite (vendue à plus de 12 millions d'exemplaires dans le monde).

Informission Inc., Dorval (Québec) 2000
Création d'un API pour systèmes de fichiers sous VxWorks pour PPC utilisant TrueFFS.

Sederta Inc., St-Laurent (Québec) 1999
Développement d'un pilote pour périphériques IEEE-1394 sous Windows NT utilisant Visual C++. De plus, création d'un analyseur de bus IEEE 1394 en C, et interface avec une application Java utilisant JNI. Administrateur réseau (Windows NT).

CML Technologies, Hull (Québec) 1997 - 1998
Développement en Assembleur et Visual C++ pour des logiciels TCP/IP et des protocoles de communication.

Industrie Canada, Ottawa (Ontario) 1996 - 1997
Développement de logiciels en Borland C++ pour la gestion des ondes du spectre en radiodiffusion, direction générale du spectre.

Club de bridge de Saint-Lambert, Saint-Lambert (Québec) 1994
Développement d'un logiciel en Pascal (utilisant Turbo Vision) pour la gestion des activités du Club de Bridge de Saint-Lambert.

ASSOCIATIONS PROFESSIONNELLES

- Membre de l'Institute of Electrical and Electronics Engineers (IEEE)

ACTIVITÉS SCOLAIRES ET PARASCOLAIRES

2005 Certifications Brainbench en programmation Delphi, C et Assembleur
2004 Création d'un logiciel (Delphi) gratuit pour extraction de métadonnées de fichiers
2003 Formation de 5 jours sur la méthodologie UML (cours donné par Sun Microsystems).
2001 Cours de trois jours sur le langage de programmation Java (cours donné par Sun

- Microssystems).
- 2000 Cours de deux jours sur le microprocesseur Atmel AVR ainsi que sur le développement systèmes embarqués pour ce microprocesseur.
- 1998 Conception et réalisation d'un traceur de courbes de caractéristiques des transistors FET, NPN et PNP ainsi que des diodes; projet de fin d'études en génie électrique.
- 1996-2002 Conception d'un compilateur Pascal (Free Pascal Compiler) pour les processeurs Motorola et amélioration de la version Intel de ce compilateur; groupe de travail international opérant sur Internet.
- 1995-1996 Secrétaire du comité exécutif du chapitre étudiant IEEE de l'Université de Sherbrooke.
- 1996-1997 Initiateur et membre du comité de financement du premier projet Silicon Valley qui a permis, au mois d'août 1997, à 24 étudiants en génie électrique de l'Université de Sherbrooke de visiter des entreprises à Silicon Valley.
- 1995 Création de mon site Web sur Internet.
- 1990-1991 Co-responsable du club d'échecs du Collège de Montréal.

AUTRES ACTIVITÉS ET INTÊRETS PARTICULIERS

Natation, tennis, lecture, conditionnement physique. électronique, microprocesseurs, micro-ordinateurs et Magic:TG.